

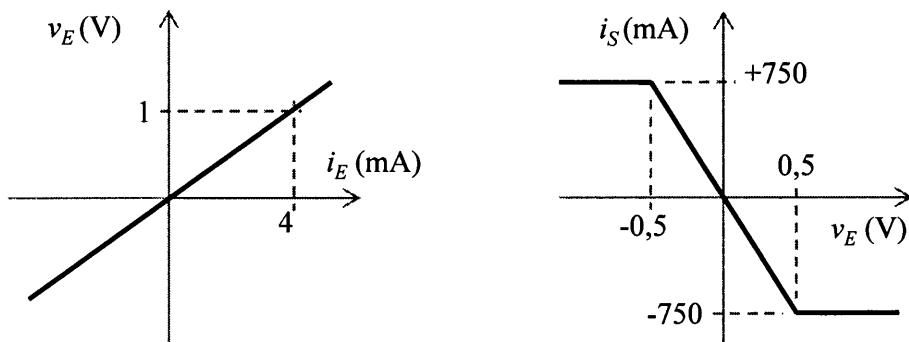


Asignatura:	ELECTRÓNICA ANALÓGICA	Fecha:	14-enero-2013
Apellidos:	- SOLUCIÓN -	Nombre:	
Prueba:	Recuperación de Evaluación Continua	Nº de lista:	

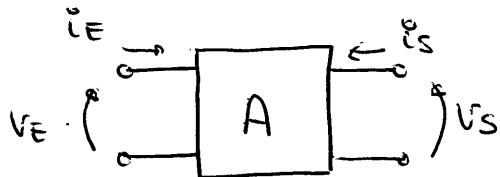
Duración: 90 minutos

¡Atención!: *No se admitirán respuestas no justificadas adecuadamente*

Problema 1.- (3 puntos)- Ciert amplificador se describe por las curvas de entrada y transferencia de la figura:



- (1,5 pts.) Suponga que la salida del amplificador es ideal y que la corriente i_S se define entrante al mismo. Obtenga el modelo equivalente del amplificador en los casos siguientes: (1) para tensiones de entrada inferiores a -0,5 V; (2) para tensiones de entrada entre -0,5 y +0,5 V; y (3) para tensiones de entrada superiores a +0,5 V.
- (1,5 pts.) En la entrada del amplificador se introduce una señal $v_E = -0,2 + A \cdot \sin(\omega t)$; en su salida se carga con una $R_L = 100\Omega$. Represente gráficamente $v_S(t)$ y obtenga el valor de A máximo que garantice que la salida no se distorsiona.



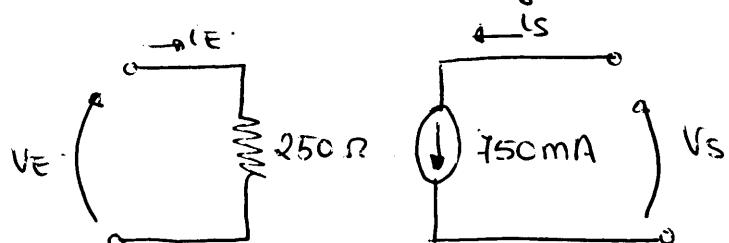
a) Modelo equivalente de A en sus diferentes tramos

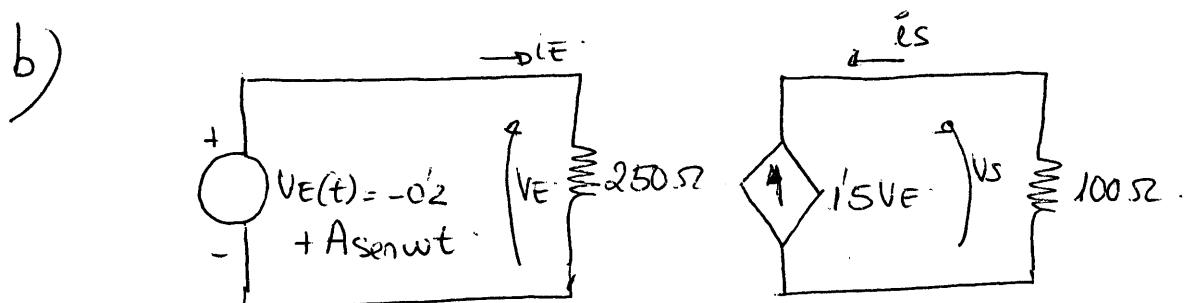
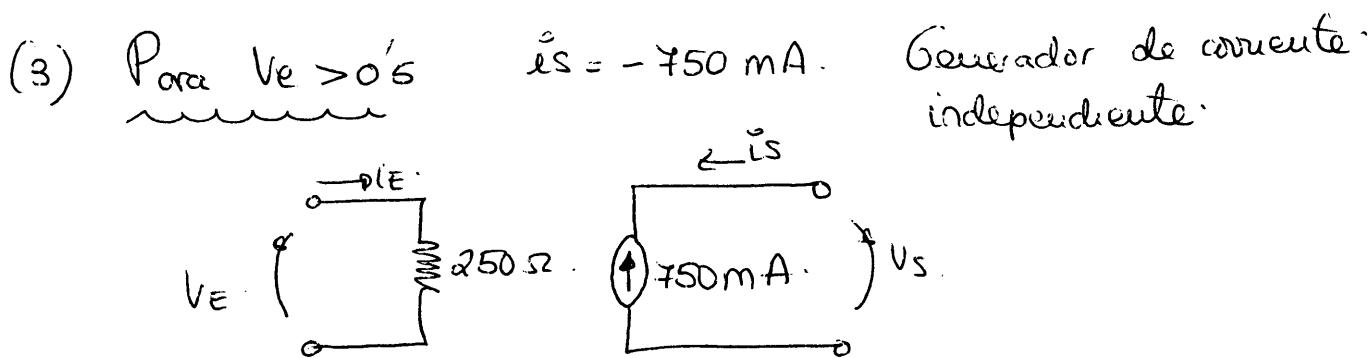
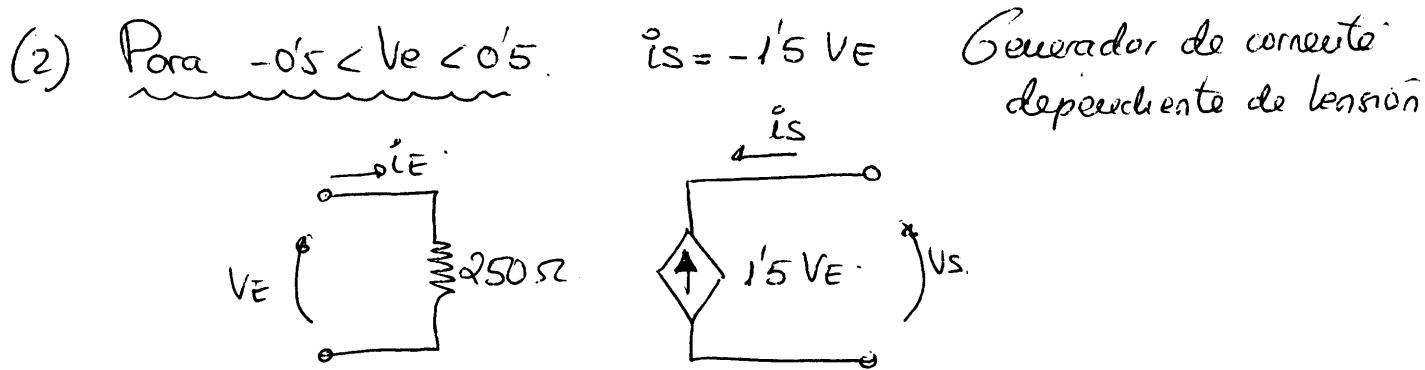
(la impedancia de salida es ideal)

✓ La entrada es siempre una resistencia $R_i = \frac{1V}{4mA} = 250\Omega$

✓ La salida va cambiando

(1) Para $v_E < -0.5V$ $i_S = \text{cte} = 750 \text{ mA}$ Generador de corriente independiente

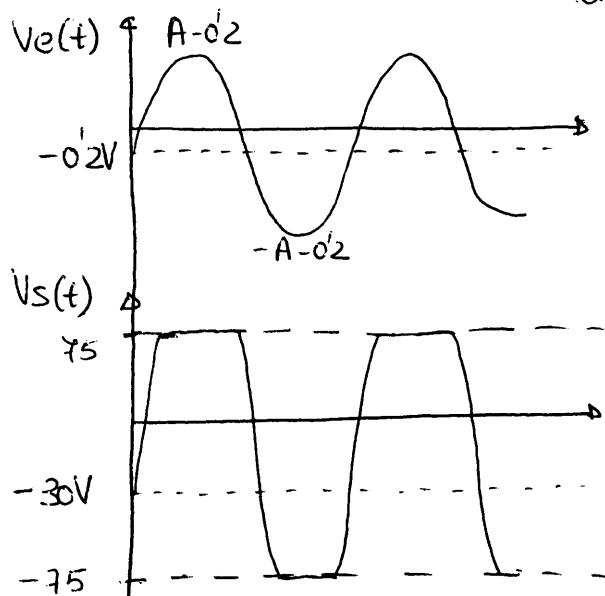




Uso el modelo en la zona lineal.

* Representación gráfica de V_S .

$$V_S(t) = 150 \cdot V_E(t) \text{ en zona lineal. Satura en } \pm 75 \text{ V}$$



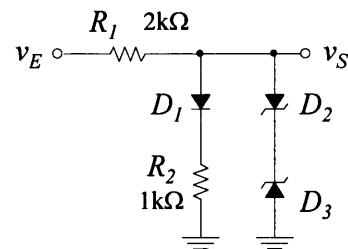
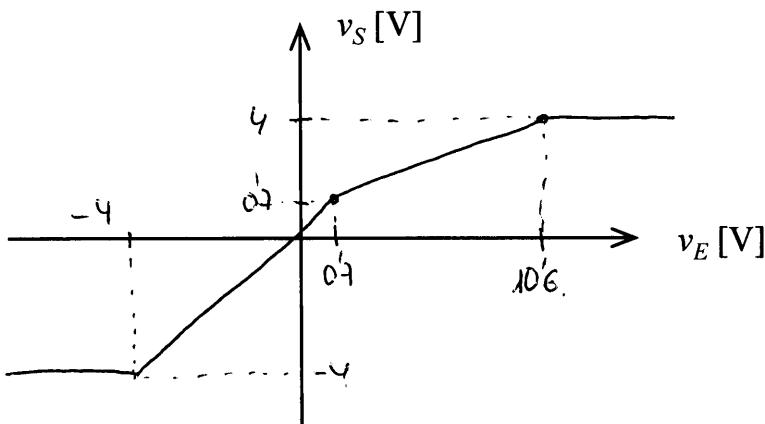
Amplifica $\times 150$, saturando a $\pm 75 \text{ V}$

* Valor máximo de A para que no distorsione
 $|V_E(t)| \leq 0.5 \rightarrow |A - 0.2| \leq 0.5 \rightarrow A \leq 0.3$

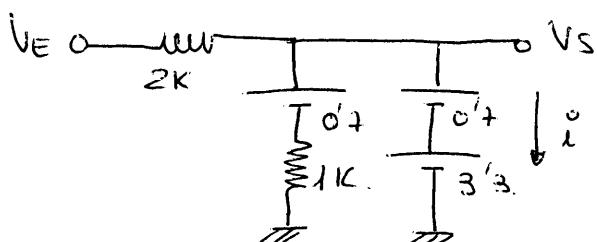
$$A \leq 0.3$$

Problema 2.- (3 puntos)- La siguiente figura muestra un conformador de onda con diodos. Todos ellos son de Si, por lo que se puede considerar $V_D = 0,7\text{V}$; a su vez los diodos zener tienen una $V_Z = 3,3\text{V}$.

Si el margen de variación de v_E es: $-20\text{V} \leq v_E \leq +20\text{V}$, determine y dibuje la función de transferencia $v_S(v_E)$.



* Si $v_E \uparrow \uparrow$ { D1 y D2 en ON
D3 en ZENNER.

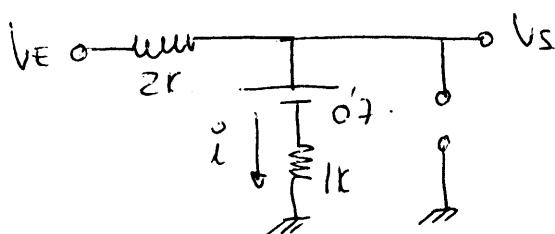


$$V_S = 4\text{V}$$

Esto es válido mientras D2 y D3 conduzcan, o sea mientras $i > 0$

$$i = \frac{v_E - 4}{2k} - \frac{4 - 0.7}{1k} \geq 0 \rightarrow v_E \geq 10.6 \quad \left(\begin{array}{l} \text{Valido para} \\ v_E \geq 10.6 \end{array} \right)$$

* Al bajar de $v_E = 10.6\text{V}$, la nueva situación es { D2 y D3 en OFF.
D1 sigue en ON.

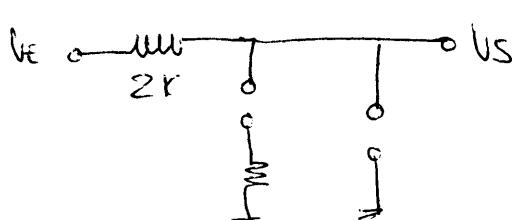


$$V_S = 0.7 + \frac{v_E - 0.7}{3} = \frac{v_E + 0.46}{3} = V_S$$

Esto es válido mientras $i > 0$

$$i = \frac{v_E - 0.7}{3} > 0 \rightarrow v_E \geq 0.7 \quad \left(\text{Valido para } v_E \geq 0.7 \right)$$

* Al bajar de $v_E = 0.7\text{V}$, la nueva situación es { D2 y D3 en OFF.
D3 en OFF.

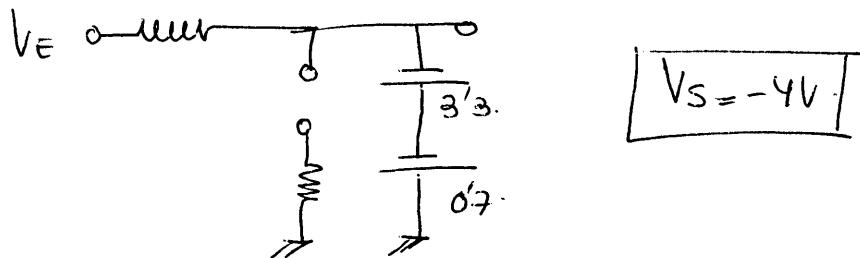


$$V_E = V_S$$

Valido hasta que D2 y D3 empiecen a conducir en sentido contrario

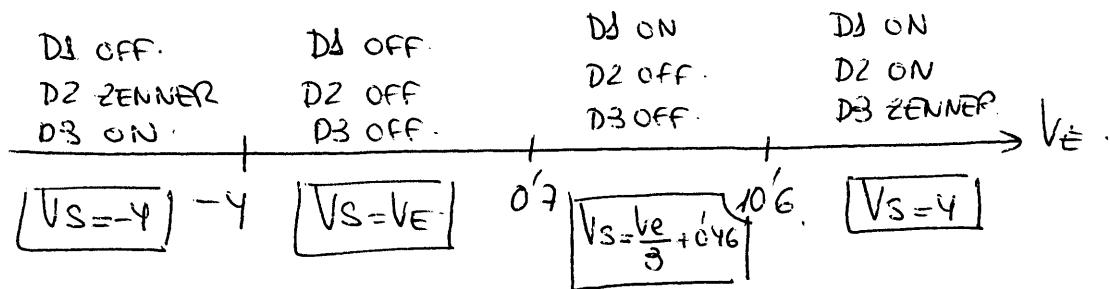
Lo cual sucede con $V_S = -4$ \rightarrow Valido para $V_E \geq -4V$

* Si V_E baja por debajo de $-4V$ } $\begin{cases} D_1 \text{ OFF} \\ D_2 \text{ ZENNER} \\ D_3 \text{ ON} \end{cases}$



$$V_S = -4V$$

Resumiendo:



Ver gráfica con la F.T.

Problema 3.- (2 puntos)- Utilizando operacionales ideales, se desea diseñar un circuito con entrada $v_i(t)$ y salida $v_o(t)$ que realice la siguiente operación matemática, donde K_p y K_d son constantes positivas:

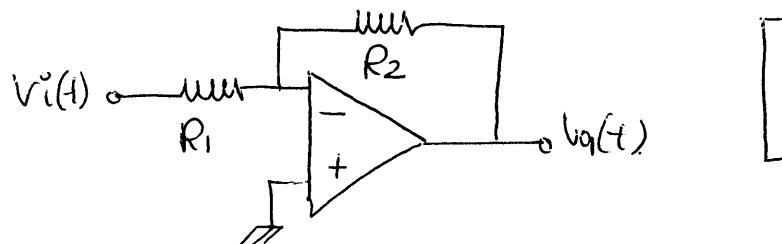
$$v_o(t) = K_p \cdot v_i(t) + K_d \cdot \frac{dv_i(t)}{dt}$$

a) (1,5 pts.) Observe cada sumando por separado. Sin tener en cuenta el signo, dibuje el esquema de los circuitos que permitirían realizar cada una de las operaciones necesarias sobre $v_i(t)$: (1) proporcional; y (2) derivada. Relacione el valor de las constantes K_p y K_d con los valores de los componentes de cada diseño.

b) (0,5 pts.) Diseñe el circuito que permitiera combinar estas dos componentes, con peso 1 en cada una de sus entradas.

a) (1). Circuito para realizar $V_{o1}(t) = K_p \cdot V_i(t)$. sin tener en cuenta el signo.

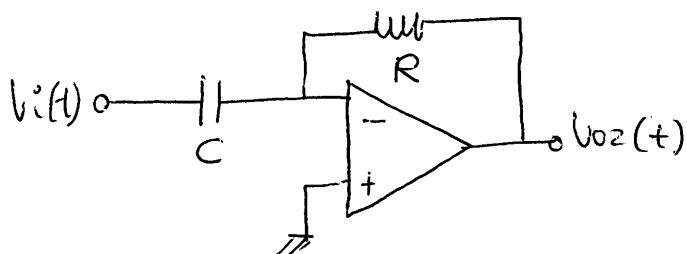
$$V_{o1}(t) = -\frac{R_2}{R_1} \cdot V_i(t)$$



$$K_p = \frac{R_2}{R_1}$$

(2) Circuito para realizar $V_{o2}(t) = K_d \cdot \frac{dv_i(t)}{dt}$ (sin signo)

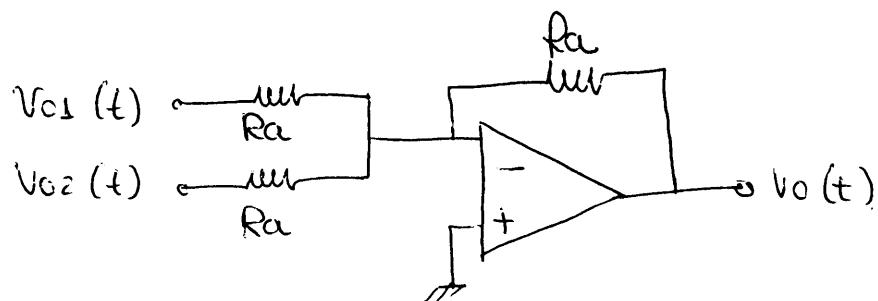
$$V_{o2}(t) = -RC \cdot \frac{dV_i(t)}{dt}$$



$$K_d = R \cdot C$$

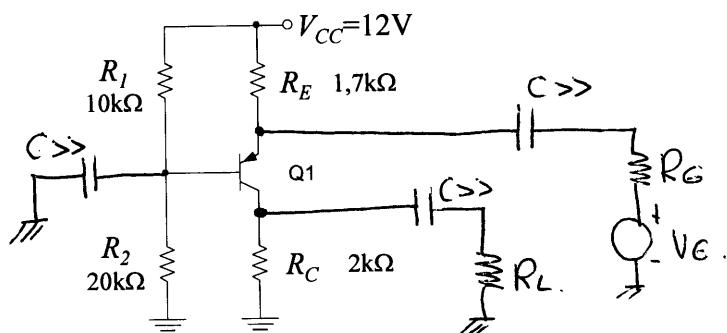
b) Combinación de estas dos componentes

Con un sumador inversor conseguimos la operación completa.
 $V_o = - (V_{o1} + V_{o2}) = - \left[-\frac{R_2}{R_1} v_i(t) - RC \cdot \frac{dV_i(t)}{dt} \right] = K_p v_i(t) + K_d \frac{dV_i(t)}{dt}$



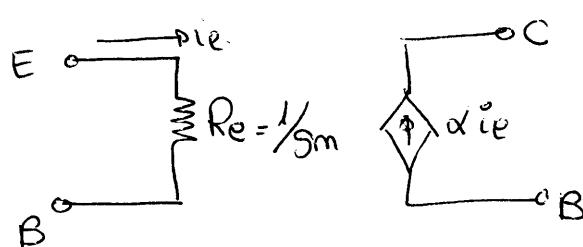
Problema 4.- (2 puntos)- Mediante un circuito de cuatro resistores (cuyos valores se indican sobre la propia figura) se polariza en activa, con $|I_{CQ}|=1\text{mA}$, un BJT PNP de Si cuya $\beta=200$. Se desea utilizar este circuito para construir un **amplificador en base común** cuya **entrada** debe ser un generador de tensión con resistencia interna R_G , y su **salida** una carga R_L .

- (0,5 pts.) Sobre el propio dibujo, indique como habría que conectar el generador y carga dados para realizar el amplificador en base común deseado; no olvide los componentes de acople/desacoplo necesarios para no alterar la polarización del BJT.
- (1,5 pts.) Suponga que ha realizado correctamente el apartado (a); dibuje el circuito equivalente en pequeña señal y frecuencias medias resultante. Obtenga la expresión algebraica de la impedancia de entrada del amplificador.



a) Base común: entrada por emisor y salida por colector, elevando la base a masa (común) mediante un condensador de desacoplo. Ver la figura.

b) Utilizando el modelo en base común del amplificador, nos queda:

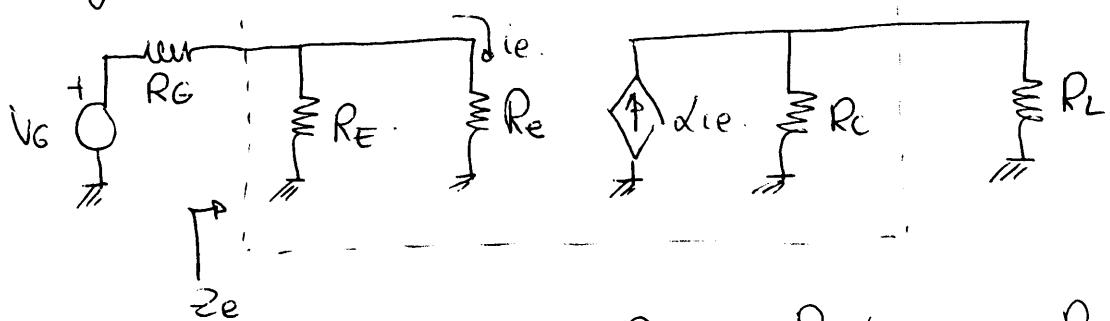


$$g_m = \frac{|I_{CQ}|}{V_T} = 38.4 \text{ mA/V}$$

$$R_E = \frac{1}{g_m} = 26.52 \Omega$$

$$\alpha = \frac{\beta}{\beta + 1} = 0.995$$

y el circuito equivalente:



$$Z_E = R_E // R_C = \frac{R_E R_C}{R_E + R_C} = \frac{R_E / g_m}{R_E + \frac{1}{g_m}} = \frac{R_E}{R_E \cdot g_m + 1}$$